

Plan d'études

Mineur : Génie électrique et électronique 2024-25

Mineur : Génie électrique et électronique

Cours		Session Examen	Examen	Crédits	
Lang.	Code	Sect.	Enseignants		
Adaptation and learning					
E	EE-566	EL	Sayed	Eté	Pendant le 4 semestre
Advanced analog integrated circuit design					
E	EE-523	EL	Shoaran	Eté	Ecrit 3
Analog circuits for biochip					
E	EE-518	EL	Carrara Schmid Skrivervik	Eté	Ecrit 3
Audio					
E	EE-548	EL	Lissek	Hiv	Ecrit 4
Automatic speech processing					
E	EE-554	EL	Magimai Doss	Hiv	Ecrit 4
Deep learning					
E	EE-559	EL	Cavallaro	Eté	Pendant le 4 semestre
Fundamentals of analog VLSI design					
E	EE-424	EL	Enz	Hiv	Ecrit 4
Fundamentals of inference and learning					
E	EE-411	EL	Krzakala	Hiv	Pendant le 4 semestre
Fundamentals of VLSI design					
E	EE-429	EL	Burg Levisse	Hiv	Ecrit 6
Image analysis and pattern recognition					
E	EE-451	EL	Bozorgtabar Thiran	Eté	Pendant le 4 semestre
Image and video coding					
E	EE-569	EL		Hiv	Oral 4
Lab in acoustics					
E	EE-490(a)	EL	Lissek	Hiv	Pendant le 4 semestre
Lab in advanced VLSI design					
E	EE-490(b)	EL	Burg Levisse	Eté	Pendant le 4 semestre
Lab in microwaves					
E	EE-490(e)	EL	Skrivervik	Hiv	Pendant le 4 semestre
Lab in nanoelectronics					
E	EE-490(i)	EL	Kis	Hiv	Pendant le 4 semestre
Lab in signal and image processing					
E	EE-490(f)	EL	Thiran	Eté	Pendant le 4 semestre
Lab on app development for tablets and smartphones					
E	EE-490(g)	EL	Ansaloni	Hiv	Pendant le 4 semestre
Mathematics of data: from theory to computation					
E	EE-556	EL	Cevher	Hiv	Ecrit 6
Nanoelectronics					
E	EE-535	EL	Ionescu	Hiv	Ecrit 2
Network machine learning					
E	EE-452	EL	Frossard Thanou	Eté	Pendant le 4 semestre
Photonic systems and					

<i>E</i>	technology EE-440	<i>EL</i>	<i>Brès</i>	<i>Eté</i>	<i>Ecrit</i>	<i>4</i>
<i>E</i>	Physical models for micro and nanosystems EE-536	<i>EL</i>	<i>Kis</i>	<i>Hiv</i>	<i>Pendant le 2 semestre</i>	
<i>E</i>	Semiconductor devices I EE-557	<i>EL</i>	<i>Matioli</i>	<i>Hiv</i>	<i>Pendant le 4 semestre</i>	
<i>E</i>	Smart sensors for IoT EE-594	<i>EL</i>		<i>Hiv</i>	<i>Ecrit</i>	<i>3</i>
<i>E</i>	Test of VLSI systems EE-530	<i>EL</i>	<i>Schmid</i>	<i>Hiv</i>	<i>Ecrit</i>	<i>2</i>
<i>E</i>	Wireless receivers: algorithms and architectures EE-442	<i>EL</i>	<i>Burg</i>	<i>Hiv</i>	<i>Pendant le 4 semestre</i>	