

Plan d'études

EL Micro- and Nanotechnologies for Integrated Systems 2023-24

Bloc 1

Cours				Master 1	Master 2	Master 3	Master 4	Session Examen	Examen	Crédits
lang. ens.	Code	Sections	Enseignants	c e p	c e p	c e p	c e p			
	Analog IC design (for MNIS)									
E	EE-427	EL	Koukab			2h 1h		Hiv	Ecrit	3
	Design technologies for integrated systems									
E	CS-472	IN	De Micheli			3h 2h		Hiv	Pendant le semestre	6
	Digital systems design									
E	EE-334	EL	Burg			2h 2h		Hiv	Ecrit	4
	Fundamentals of VLSI design									
E	EE-429	EL	Burg			3h 1h		Hiv	Ecrit	4

Bloc 2

Cours				Master 1	Master 2	Master 3	Master 4	Session Examen	Examen	Crédits
lang. ens.	Code	Sections	Enseignants	c e p	c e p	c e p	c e p			
	Nanoelectronics									
E	EE-535	EL	Ionescu			2h		Hiv	Ecrit	2
	Physical models for micro and nanosystems									
E	EE-536	EL	Kis			2h		Hiv	Pendant le semestre	2
	Test of VLSI systems									
E	EE-530	EL	Schmid			2h		Hiv	Ecrit	2

Cycle master

Cours				Session Examen	Examen	Crédits
lang. ens.	Code	Sections	Enseignants			
	Cours Institut National Polytechnique de Grenoble					
F		EL		Eté	Hors plans	30
	Cours Politecnico di Torino					
F		EL		Hiv	Hors plans	30

Groupe 1

Cours				Master 1	Master 2	Master 3	Master 4	Session Examen	Examen	Crédits
lang. ens.	Code	Sections	Enseignants	c e p	c e p	c e p	c e p			
	Advanced A/MS VLSI: A-to-D Converter									
E	EE-524	EL				1h 2h		Hiv	Ecrit	3
	Fundamentals of biosensors and electronic biochips									
E	EE-515	EL				2h 1h		Hiv	Ecrit	3
	Lab in EDA based design									
E	EE-490(b)	EL	Koukab Levisse			4h		Hiv	Pendant le semestre	4
	Mathematics of data: from theory to computation									
E	EE-556	EL	Cevher			3h 3h		Hiv	Ecrit	6
	Optical detectors									
E	MICRO-523	MT	Besse			3h		Hiv	Oral	3
	Radio frequency circuits design techniques									
E	EE-426	EL	Ruffieux			2h 2h		Hiv	Ecrit	4
	Semiconductor devices I									
E	EE-557	EL	Matioli			3h 1h		Hiv	Pendant le semestre	4
	Seminar in physiology and instrumentation									
	MICRO-568	MT	Radenovic			2h		Hiv	Ecrit	2
	Wireless receivers: algorithms and architectures									
E	EE-442	EL	Burg			2h 2h		Hiv	Pendant le semestre	4

Projet de Master

Cours				Master 1	Master 2	Master 3	Master 4	PDM	Session	Examen	C
<i>lang</i>	<i>ens.</i>	<i>Code</i>	<i>Sections</i>	<i>Enseignants</i>	<i>c e p</i>	<i>c e p</i>	<i>c e p</i>	<i>c e p</i>	<i>Printemps</i>	<i>Examen</i>	
		Projet de master MNIS pour étudiants de Grenoble									
		EE-599(b)	EL	Profs divers				420h			
		Projet de master MNIS pour étudiants de Turin									
		EE-599(c)	EL	Profs divers				420h			
		Projet de master en génie électrique et électronique									
		EE-599(a)	EL	Profs divers					420h	Eté	Oral
		Stage d'ingénierie crédité avec le PDM (master en Génie électrique et électronique)									
F		EE-597(a)	EL	Profs divers	320h	320h			320h	Eté Hiv	Mémoire